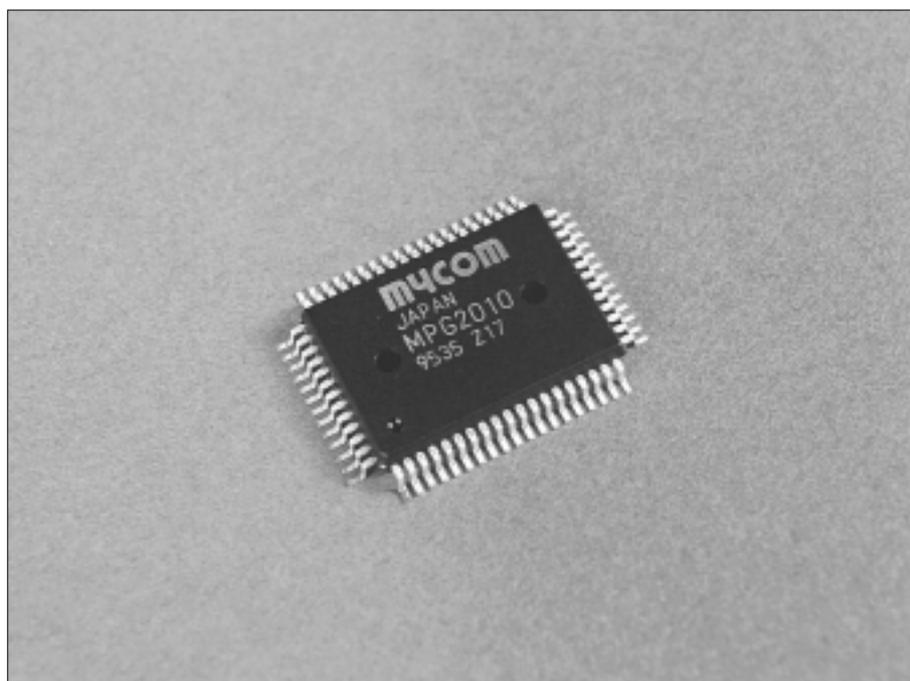


パルスジェネレータ MPG2010

2軸搭載ワンチップLSI！

〈特 徴〉

- 最大5.5MHzパルスレート（入力基準クロック11MHz）
- パルス出力中に速度および加減速傾斜を変更可能
- 減速開始点自動演算機能
- 加速傾斜と減速傾斜を個別に設定
- 原点サーチ、汎用入出力各2端子



MPG2010 仕様

項目	内容
電源電圧	TTLレベル 4.75~5.25V
基準クロック	131KHz~14.5MHz
総パルス数設定範囲	1~16,777,216パルス
減速開始点設定範囲	0~16,777,215パルス
周波数設定ステップ数	65,535ステップ
加減速度設定ステップ数	65,535ステップ
基本クロック分周ステップ数	256ステップ
出力周波数範囲	0.0039~255.8555 [Hz] (CLK=131KHz,N=0[=256]) 1~65,535 [Hz] (CLK=3.2768MHz,N=25) 110.63~7,249,889.37 [Hz] (CLK=14.5MHz,N=1)
出力加減速範囲	0.0039~255.7149 [Hz/sec] (CLK=131KHz,N=0[=256]) 25~1,638,375 [Hz/sec] (CLK=3.2768MHz,N=25) 12.238~802.028 [MHz/sec] (CLK=14.5MHz,N=1)
動作および機能	台形及び三角駆動 減速開始点自動演算機能 フォワード/リバースオーバラン スローダウン停止 即時非常停止 (ALM,ES) サーボ用セットアップ信号によるパルス出力完了制御 サーボ用偏差カウンタオーバーフローによる非常停止 出力パルス数読みだし 加減速度別設定 原点サーチ動作
汎用入力端子	2端子
汎用出力端子	2端子
クロック出力	1クロック/2クロック切り替え
出カクロックデューティ比	50% (N=偶数, N=1) $\frac{N-1}{2 \times N} \times 100\%$ (N=奇数, N≠1)

外形寸法(mm)

